

01.06.2017

Adı:  
Soyadı:  
No:

Soru 1 (30P)	Soru 2 (40P)	Soru 3 (30P)	Soru 4 (40P)	Toplam (100P)

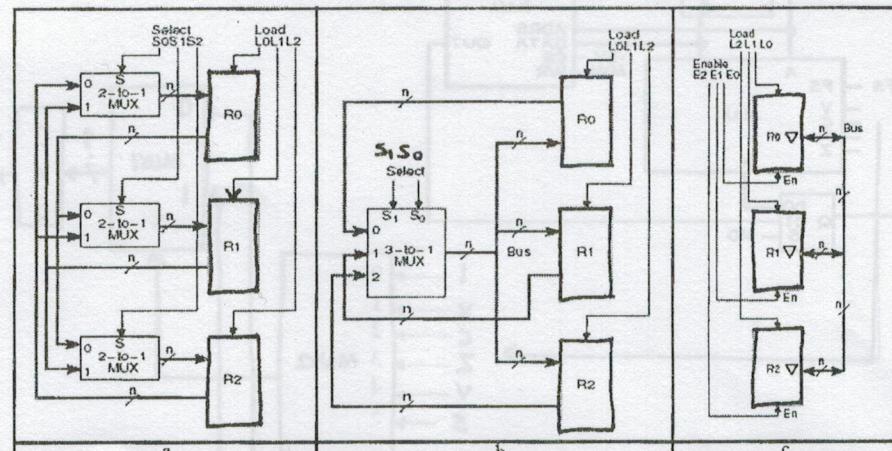
- 1- (ÖDEV SORUSU)** Yan tarafta verilen tablodaki kontrol değişkenlerine göre çalışan genel amaçlı 4-bitlik bir register (akümülatör) tasarlaymentiz. Tasarımında istediğiniz lojik elemanı kullanabilirsiniz.

Kontrol Değişkeni		
S1	S2	
0	0	$A \leftarrow A$
0	1	$A \leftarrow 0$
1	0	$A \leftarrow Data$
1	1	$A \leftarrow A'$

- 2-** Bir içecek makinesi için yan tarafta blok diyagramı verilen bir kontrol devresi tasarlanacaktır. Makine 50 kuruş (E) ve 100 kuruşluk (Y) metal paralarla çalışacak ve bir içecekin fiyatı 150 kuruş olacaktır. Makineye fazla para atıldığında, örnek olarak art arda 2 adet 100 kuruş, sistem para üstü verecektir. Makineye yeterli para atıldığında sistem çıkış (C) üretecek ve içecek verecektir. Fazla para atıldığında ise sistem hem çıkış üretecek içecek verecek hem de para üstü çıkış(P) aktif olarak para üstü verecektir.

- a- Kontrol biriminin akış diyagramını çıkartınız.  
b- Kontrol birimini Register-Decoder veya FF metodlarından herhangi birini kullanarak tasarlaymentiz.

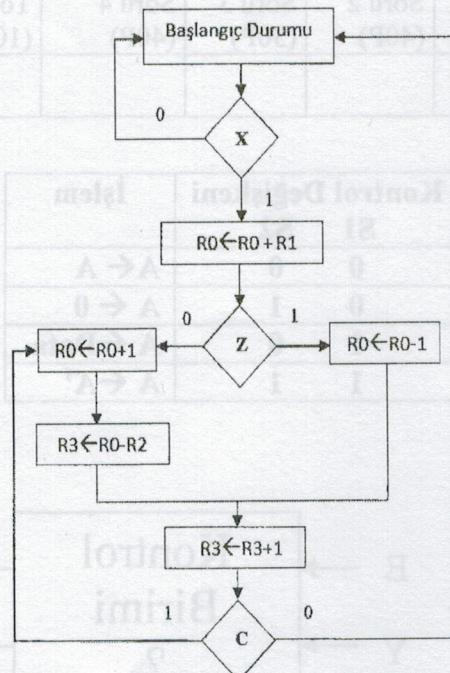
- 3-** Aşağıda verilen tabloda ilk dört satır için ilgili transfer işlemlerini yapmak için gerekli kontrol bilgilerini a, b ve c devreleri için giriniz; diğer satırlarda ilgili devreler için verilen kontrol girişlerinin hangi transfer işlemlerini yerine getireceğini satır başındaki TRANSFER İŞLEMİ boşluğuna yazınız.



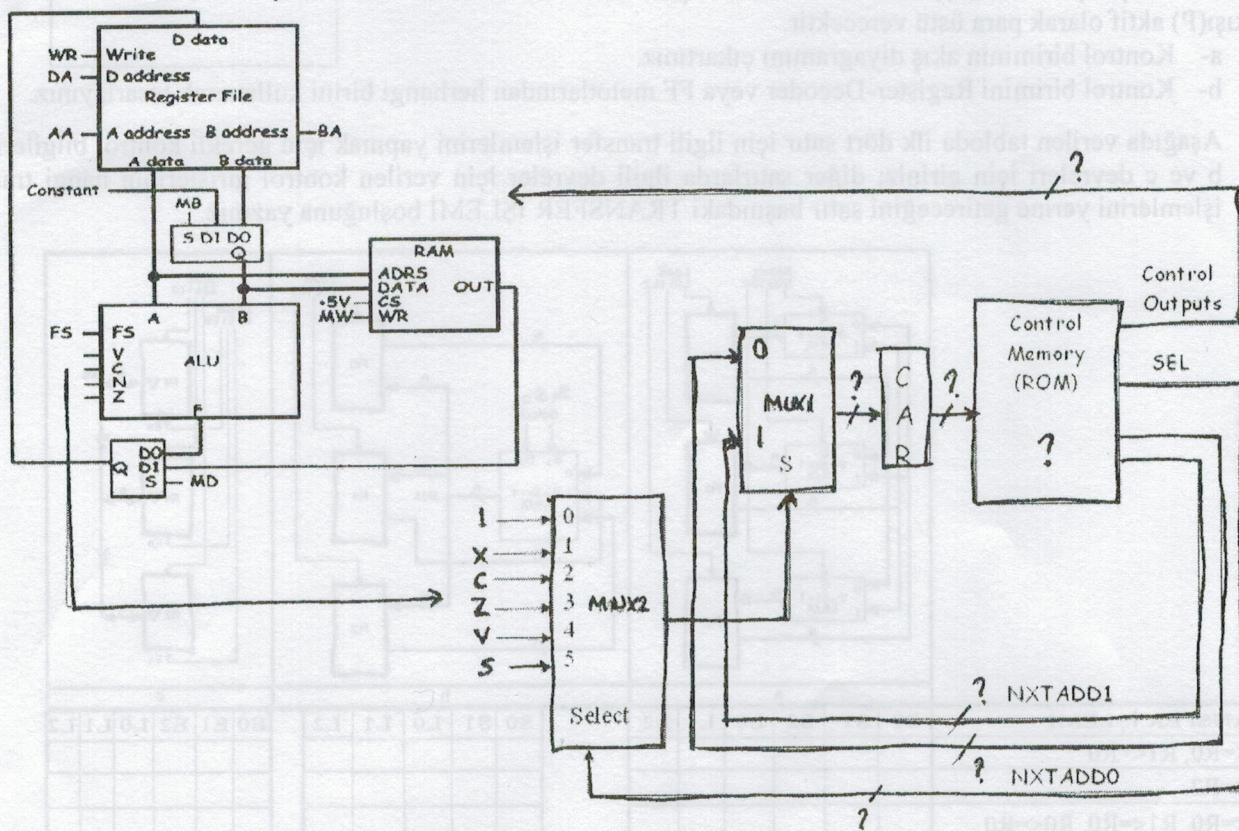
TRANSFER İŞLEMİ	S0	S1	S2	L0	L1	L2	E0	E1	E2	L0	L1	L2
1 R2<=R0, R1<=R0												
2 R2<=R2												
3 R2<=R0, R1<=R0, R0<=R0												
4 R0<=R1												

5	0	1	1	1	0	0	SO	S1	L0	L1	L2	E0	E1	E2	L0	L1	L2			
6																				
7																				
8	1	1	0	1	1	1														
9																				
10															1	1	0	1	1	0

- 4- Aşağıda akış diyagramı verilen kontrol uygulaması yine aşağıda verilen kontrol birimi ve Datapath üzerinde gerçekleştirilecektir. Bu uygulama için;
- Kontrol birimi üzerinde gösterilen kontrol çıkışları, SEL, NXTADD0, NXTADD1 ve CAR bit sayıları ile minimum ROM kapasitesini belirleyiniz.
  - Kontrol için gerekli olana binary mikro programı yazınız. Register File'da 4 adet kaydedici bulunmaktadır.



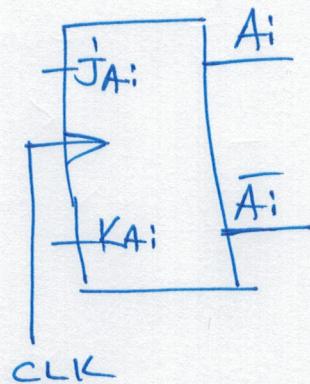
FS	Operation
00000	$F = A$
00001	$F = A + 1$
00010	$F = A + B$
00011	$F = A + B + 1$
00100	$F = A + B'$
00101	$F = A + B' + 1$
00110	$F = A - 1$
00111	$F = A$
01000	$F = A \wedge B$ (AND)
01010	$F = A \vee B$ (OR)
01100	$F = A \text{ XOR } B$
01110	$F = A'$
10000	$F = B$
10100	$F = sr B$ (shift right)
11000	$F = sl B$ (shift left)



NOT: 2. veya 4. sorudan sadece biri cevaplandırılacaktır.

# CEVAPLAR

$S_1$	$S_2$		
0	0	$A \leftarrow A$	$P_0$
0	1	$A \leftarrow 0$	$P_1$
1	0	$A \leftarrow \text{Data}$	$P_2$
1	1	$A \leftarrow A'$	$P_3$



$S_1 S_2 = 00$  Iker ( $P_0$ )

$$\begin{aligned} J_{A_i} &= A_i \cdot P_0 \\ K_{A_i} &= \bar{A}_i \cdot P_0 \quad \text{ya da} \end{aligned}$$

$$\begin{aligned} J_{A_i} &= 0 \cdot P_0 \\ K_{A_i} &= 0 \cdot P_0 \end{aligned}$$

$S_1 S_2 = 10$  Nken ( $P_2$ )

$$\begin{aligned} J_{A_i} &= \text{Data} \cdot P_2 \\ K_{A_i} &= \overline{\text{Data}} \cdot P_2 \end{aligned}$$

$S_1 S_2 = 01$  Iker ( $P_1$ )

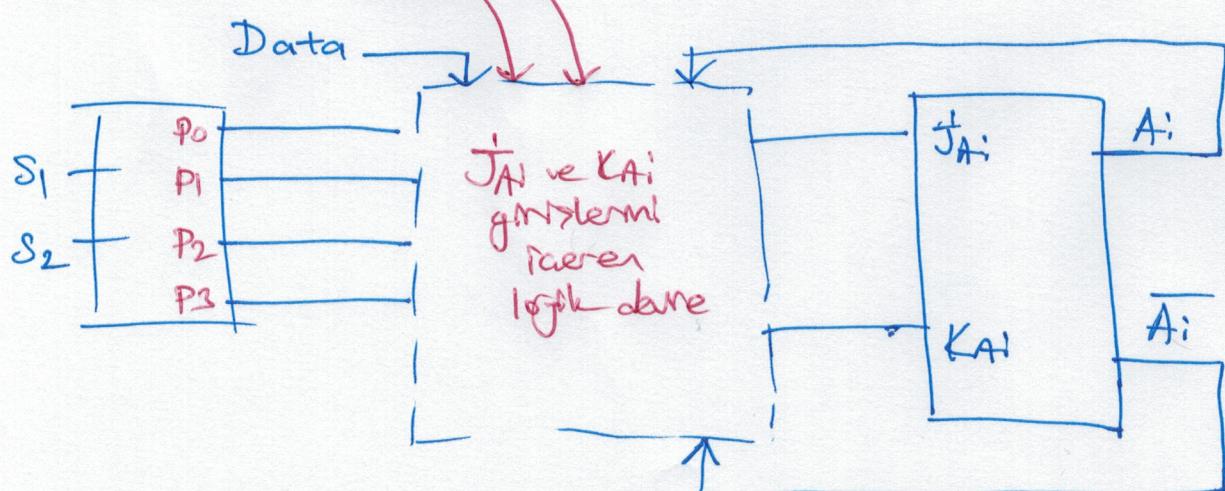
$$\begin{aligned} J_{A_i} &= 0 \cdot P_1 \\ K_{A_i} &= 1 \cdot P_1 \end{aligned}$$

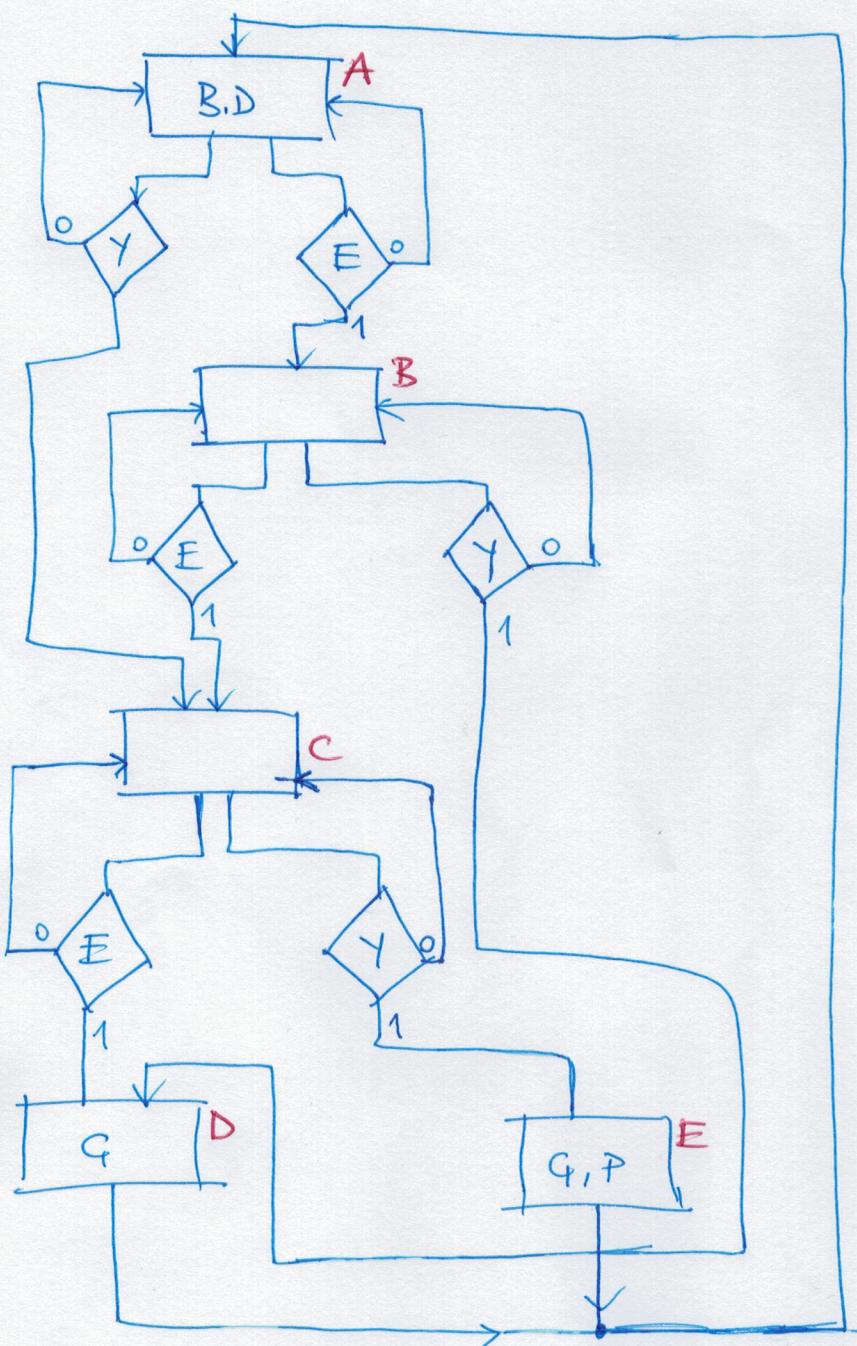
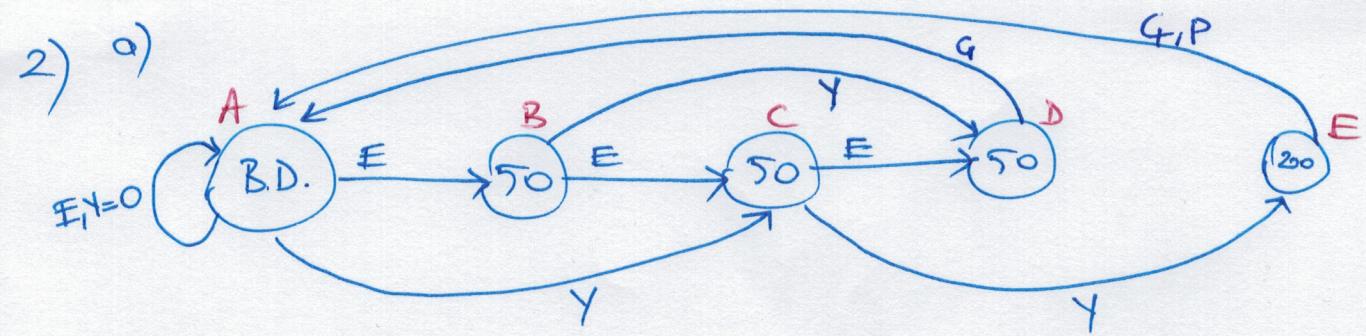
$S_1 S_2 = 11$  Nken ( $P_3$ )

$$\begin{aligned} J_{A_i} &= \bar{A}_i \cdot P_3 & J_{A_i} &= 1 \cdot P_3 \\ K_{A_i} &= A_i \cdot P_3 & \text{ya da} & K_{A_i} = 1 \cdot P_3 \end{aligned}$$

$$J_{A_i} = A_i \cdot P_0 + \text{Data} \cdot P_2 + \bar{A}_i \cdot P_3 \quad \text{ya da} \quad J_{A_i} = \text{Data}, P_2 + P_3$$

$$K_{A_i} = \bar{A}_i \cdot P_0 + P_1 + \overline{\text{Data}} \cdot P_2 + A_i \cdot P_3 \quad \text{ya da} \quad K_{A_i} = P_1 + \overline{\text{Data}}, P_2 + P_3$$





B,D  $\rightarrow$  baslangıç durumu  
 C  $\rightarrow$  aktivis  
 P  $\rightarrow$  para üstü  
 Y  $\rightarrow$  Yüz  
 E  $\rightarrow$  Elli

2) b)

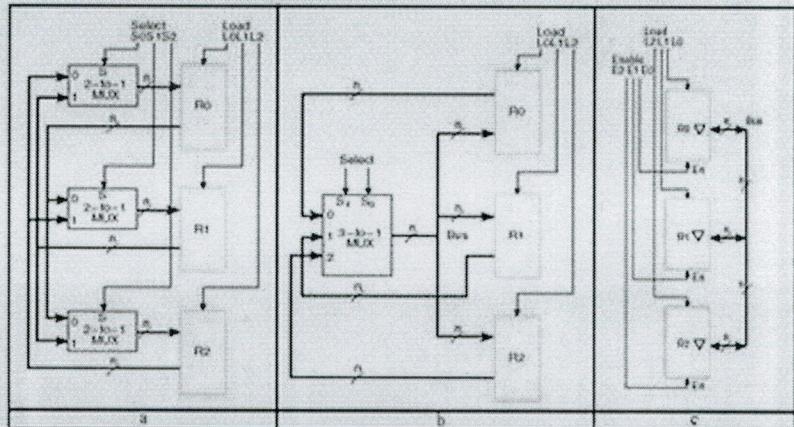
	<u>D,D</u>	Gmstler	<u>S,D</u>	Cukusler	
	$\bar{D}_2 D_1 \bar{D}_0 Y$	E Y	$\bar{D}_2 D_1 D_0$	G P	
$A \rightarrow 000$	A 0 0 0	0 0	0 0 0	0 0	$A \rightarrow A$
$B \rightarrow 001$	A 0 0 0	1 0	0 0 1	0 0	$A \rightarrow B$
$C \rightarrow 010$	A 0 0 0	0 1	0 1 0	0 0	$A \rightarrow C$
$D \rightarrow 011$	B 0 0 1	0 0	0 0 1	0 0	$B \rightarrow B$
$E \rightarrow 100$	B 0 0 1	1 0	0 1 0	0 0	$B \rightarrow C$
	B 0 0 1	0 1	0 1 1	0 0	$B \rightarrow D$
	C 0 1 0	0 0	0 1 0	0 0	$C \rightarrow C$
	C 0 1 0	1 0	0 1 1	0 0	$C \rightarrow D$
	C 0 1 0	0 1	1 0 0	0 0	$C \rightarrow E$
	D 0 1 1	X X	0 0 0	1 0	$D \rightarrow A$
E	1 0 0	X X	0 0 0	1 1	$E \rightarrow A$

$$D_2 = \bar{D}_2 D_1 \bar{D}_0 Y$$

$$D_1 = \bar{D}_2 \bar{D}_1 \bar{D}_0 Y + \bar{D}_2 \bar{D}_1 D_0 E + \bar{D}_2 \bar{D}_1 D_0 Y + \bar{D}_2 D_1 \bar{D}_0 \bar{E} \bar{Y} + \bar{D}_2 D_1 \bar{D}_0 E$$

$$D_0 = \bar{D}_2 \bar{D}_1 \bar{D}_0 E + \bar{D}_2 \bar{D}_1 D_0 \bar{E} \bar{Y} + \bar{D}_2 \bar{D}_1 D_0 Y + \bar{D}_2 D_1 \bar{D}_0 E$$

3)



TRANSFER İŞLEMİ	S0	S1	S2	L0	L1	L2	S0	S1	L0	L1	L2	E0	E1	E2	L0	L1	L2	
1 R1<=R0, R2<=R0	X	0	0	0	1	1	0	0	X	1	1	1	0	0	X	1	1	
2 R2<=R2				İMKANSIZ			0	1	0	0	1		0	0	1	0	0	
3 R0<=R0, R1<=R0, R2<=R0	X	0	0	0	1	1	0	0	X	1	1		1	0	0	X	1	1
4 R0<=R1	1	X	X	1	0	0	1	0	1	0	0		0	1	0	1	0	0

	S0	S1	S2	L0	L1	L2	S0	S1	L0	L1	L2	E0	E1	E2	L0	L1	L2
5 R0<=R2	0	1	1	1	0	0											
6 R0<=R2, R1<=R2, R2<=R0							0	1	1	1	1						
7 R1<=R1, R2<=R1												0	1	0	0	1	1
8 R0<=R1, R1<=R2, R2<=R0	1	1	0	1	1	1											
9 İŞLEM YOK							0	0	0	0	0						
10 HATALI KOMUT												1	1	0	1	1	0

4) a) SEL = 3 bit

NXTADD0 = NXTADD1 = 3 bit

CAR = 3 bit

AA = BA = DA = 2 bit (Toplam 6 bit)

FS = 5 bit

MB = MW = MD = WR = 1 bit (toplam 4 bit)

Bölgeleme ROM → 6 × 24 bit

b)

Kontrol çıkışları

Address	NXTADD <sub>1</sub>	NXTADD <sub>0</sub>	SEL	AA	BA	DA	FS	MB	MW	MD	WR
BD 000	001	000	001	00	00	00	00000	0	0	0	0
All 001	011	010	011	00	01	00	00010	0	0	0	1
Inc 010	100	XXX	000	00	XX	00	00001	X	0	0	1
Dec 011	101	XXX	000	00	XX	00	00110	X	0	0	1
Sub 100	101	XXX	000	00	10	11	00101	0	0	0	1
Inc 101	010	000	010	11	XX	11	00001	X	0	0	1

B.D → basitçe durumu : bu durumda kontrol çıkışları tüm sıfır.